

**Company**  
**Description**

ERREKA Group, somos una empresa cooperativa, fundada en 1.961. Disponemos de una amplia trayectoria empresarial en varios sectores. Nuestra apuesta por la innovación y el desarrollo de negocios, ha sido la base de nuestra evolución, la cual nos ha permitido disponer de una amplia oferta de productos y servicios. Formando un grupo bajo la marca ERREKA, nos dividimos en tres unidades de negocio bien diferenciadas, con un alto nivel de autonomía en su gestión y capaces de tener una presencia creciente en los mercados internacionales. Nuestro compromiso con la calidad, el medio ambiente y la seguridad y salud de las personas nos ha llevado a trabajar de acuerdo a las normativas más avanzadas y exigentes.

**Information**

📅 Deadline: 2021-09-30  
🏢 Category: Business  
📍 Province: Gipuzkoa

🌐 Country: Basque Country  
🏙️ City: Bergara

**Company****Erreka S.Coop****Main functions, requisites & benefits****Main functions**

El/La técnic@ proporcionará las capacidades necesarias en diseño, desarrollo, resolución de problemas y optimización en el ámbito de hardware electrónico en circuitos y componentes empleados en la tipología de productos de ERREKA. FUNCIONES Diseñar, desarrollar y validar la solución electrónica de los proyectos con una visión industrializadora. Capacidad de diseño y desarrollo del hardware electrónico, capacidad de elección de componentes y resolución de problemas. Industrialización de electrónica. Documentar de manera exhaustiva la solución y la justificación técnica de las decisiones. Interartuar con los agentes internos y externos. Normativas y certificaciones. Capacidad de definición y realización de test de pruebas a los diseños realizados. Capacidad de gestión de prototipos.

**Requisites**

FORMACIÓN ACADÉMICA: Ingeniería en Electrónica / Ingeniería en Telecomunicaciones / Máster en Sistemas Embebidos / Máster o Ingenierías equivalentes. IDIOMAS: Inglés y Euskara FORMACIÓN ESPECÍFICA: Experiencia mínima de 5 años en un puesto similar. Se valoran formaciones adicionales en programas de diseño de Hardware.

